

TP4 - Architecture des systèmes à processeurs - Interruptions

Christophe BLANC
Université Blaise Pascal

IUT GEII - S2

Email: christophe.blanc@lasmea.univ-bpclermont.fr

Site : www.christophe-blanc.info

6 mai 2009

1 Exercice 1

Reprendre l'exercice 1 du TD d'interruptions. On souhaite que l'interruption *INT #2* lance une fonction d'interruption nommée *test* qui affiche un message signifiant que l'interruption est en cours.

Travail à réaliser :

- Dans le fichier *sect308.inc* repérer la table modifiable des vecteurs d'interruptions
- Remplacer *.word dummy_int* (au bon endroit : *INT #2*) par :
.glb _test
.word _test
- Au début du fichier *.c*, mettre l'instruction *#PRAGMA INTERRUPT test* pour que la fonction *test* soit vue comme une fonction d'interruption
- Coder le programme et analyser :
 - la table des vecteurs d'interruptions (voir INTB)
 - le contenu de la pile quand l'interruption est active (voir ISP)

2 Exercice 2

Reprendre toutes les questions de l'exercice 2 du TD d'interruptions. Pour la question 3, utiliser la table fixe des vecteurs d'interruptions pour lancer la fonction *spoverflow* quand l'instruction *INTO* est utilisée.